

Αξιολόγηση του Δρ. Κωνσταντίνου Σιώζιου

για τη Θέση Αναπληρωτή Καθηγητή

με Γνωστικό Αντικείμενο «Ηλεκτρονική, με Έμφαση στο Ψηφιακό Σχεδιασμό»

Σπουδές:

Ο κ. Σιώζιος έλαβε το Δίπλωμα, το Μεταπτυχιακό, και το Διδακτορικό Δίπλωμα του Ηλεκτρολόγου Μηχανικού και Μηχανικού Υπολογιστών από το Τμήμα Ηλεκτρολόγων Μηχανικών και Μηχανικών Υπολογιστών του Δημοκρίτειου Πανεπιστημίου Θράκης το 2001, 2003 και 2009, αντίστοιχα. Η διδακτορική του διατριβή έχει τίτλο: «Σχεδιασμός Υλικού και Λογισμικού Επαναδιαμορφούμενων Συστημάτων VLSI με Χαμηλή Κατανάλωση Ισχύος».

Επαγγελματική Εμπειρία:

Από το 2009 μέχρι και σήμερα εργάζεται ως Μεταδιδακτορικός Ερευνητής στο Εθνικό Μετσόβιο Πολυτεχνείο, Σχολή Ηλεκτρολόγων Μηχ. και Μηχ. Υπολογιστών, Εργαστήριο Μικροϋπολογιστών και Ψηφιακών Συστημάτων.

Διδακτική Εμπειρία:

Έχει διδάξει στην τριτοβάθμια εκπαίδευση μετά τη λήψη του Διδακτορικού Διπλώματος (2009), τόσο σε προπτυχιακό επίπεδο (Πανεπιστήμιο Δυτικής Μακεδονίας, ΤΕΙ Χαλκίδας, ΤΕΙ Πειραιά) όσο και σε μεταπτυχιακό (Πανεπιστήμιο Αθηνών). Ενδεικτικά αναφέρονται τα μαθήματα: Ψηφιακά Συστήματα VLSI, Ψηφιακή Σχεδίαση II, Εισαγωγή στα Ηλεκτρονικά, Αρχιτεκτονική Η/Υ, Μικροϋπολογιστές.

Το σχεδιαστικό περιβάλλον ανάπτυξης ψηφιακών σχεδιασμών, το οποίο αναπτύχθηκε αρχικά στα πλαίσια της Διδακτορικής Διατριβής του κ. Σιώζιου έλαβε χρηματοδότηση ύψους 300,00€ από τη Γερμανική Κυβέρνηση για τη δημιουργία εκπαιδευτικού υλικού και εργαστηριακών ασκήσεων για 2Δ και 3Δ ψηφιακά συστήματα. Αφορά στα Karlsruhe Institute of Technology και ΕΜΠ (μέσω του έργου TEACHER: TEach AdvanCED Reconfigurable architectures and tools, στο οποίο ο κ. Σιώζιος συμμετέχει ως Τεχνικός Υπεύθυνος & Κύριος Ερευνητής).

Υποστήριξε την επίβλεψη περίπου 10 μεταπτυχιακών και 3 διπλωματικών εργασιών σε διάφορα θέματα.

Ερευνητική Δραστηριότητα:

Δραστηριοποιείται σε θεματικές περιοχές όπως η σχεδίαση υλικού και λογισμικού ενσωματωμένων συστημάτων, η αρχιτεκτονική υπολογιστικών συστημάτων, η σχεδίαση υλικού και εργαλείων λογισμικού για επαναδιαμορφούμενες αρχιτεκτονικές, τα εργαλεία και μεθοδολογίες δυναμικής διαχείρισης δεδομένων σε επίπεδο λειτουργικού συστήματος, η σχεδίαση τρισδιάστατων (3Δ) αρχιτεκτονικών και ψηφιακών ολοκληρωμένων κυκλωμάτων, η ανάπτυξη αλγορίθμων και CAD εργαλείων VLSI, οι μεθοδολογίες και η σχεδίαση συστημάτων VLSI με χαμηλή κατανάλωση ισχύος, και η ανάπτυξη/μοντελοποίηση δικτύων σε ψηφίδα (Network-On-Chip).

Το σύνολο του έργου του εμπίπτει στο γνωστικό αντικείμενο «Ηλεκτρονική με Έμφαση στον Ψηφιακό Σχεδιασμό», με έμφαση στις μεθοδολογίες και τα περιβάλλοντα σχεδίασης.

Έχει διατελέσει ή διατελεί Επιστημονικός Υπεύθυνος ή Τεχνικός Διευθυντής σε 4 ερευνητικά και αναπτυξιακά προγράμματα και Κύριος Ερευνητής σε 10 επιπλέον έργα.

Έχει συγγράψει 23 εργασίες σε επιστημονικά περιοδικά και 69 δημοσιεύσεις σε πρακτικά διεθνών συνεδρίων. Έχει 5 εργασίες σε πρακτικά εθνικών συνεδρίων με κριτές και 7 συμμετοχές σε workshops χωρίς κριτές (poster presentations).

Έχει συμμετάσχει στη συγγραφή 1 βιβλίου και 4 κεφαλαίων βιβλίων. Κατά την τελευταία τετραετία μετά τη λήψη του Διδακτορικού Διπλώματος (2009-σήμερα) έχει δημοσιεύσει 17 εργασίες σε επιστημονικά περιοδικά με κρίση, εκ των οποίων 8 σε περιοδικά ACM/IEEE/IET.

Υπάρχουν περισσότερες από 330 αναφορές στο δημοσιευμένο έργο του.

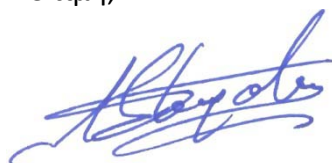
Η ποιότητα του έργου του είναι υψηλή, όπως καταδεικνύεται από το επίπεδο των περιοδικών (ACM, IEEE, IET, Elsevier) και συνεδρίων (DATE, FPL, FPGA, ISCAS) στα οποία έχει δημοσιευθεί, καθώς και από τις διακρίσεις/βραβεύσεις που έχει λάβει (ένα conference Best paper award, καθώς και άλλες θέσεις σε design contests).

Άλλες Δραστηριότητες:

Συνεισφέρει ως κριτής (reviewer) σε πλήθος επιστημονικών περιοδικών και διεθνών συνεδρίων. Συμμετέχει σε τεχνικές και οργανωτικές επιτροπές πολλών διεθνών επιστημονικών συνεδρίων. Συμμετέχει ως προσκεκλημένος ομιλητής σε συνέδρια και επιστημονικές εκδηλώσεις ιδρυμάτων. Συνεργάζεται με ερευνητικές ομάδες από Πανεπιστήμια και ερευνητικά κέντρα του εσωτερικού (Εθνικό Μετσόβιο Πολυτεχνείο, Εθνικό και Καποδιστριακό Πανεπιστήμιο Αθηνών, Πολυτεχνείο Κρήτης, Εθνικό Κέντρο Έρευνας & Τεχνολογικής Ανάπτυξης, κ.α.) και εξωτερικού (Karlsruhe Institute of Technology, IMEC & Katholieke Univ. Leuven, Belgium, Ruhr-Universitat Bochum, κ.α.).

Εισήγηση: Σύμφωνα με τα παραπάνω, ο υποψήφιος διαθέτει τα διδακτικά και ερευνητικά προσόντα και διεθνή αναγνώριση που είναι απαραίτητα για εκλογή του στην βαθμίδα του Αναπληρωτή Καθηγητή και, σε περίπτωση εκλογής του, θεωρώ ότι θα συνεισφέρει θετικά στην δραστηριότητα του τμήματος ΜΗΥΠ.

Με τιμή,



Θ. Στουραιΐτης, Καθηγητής