

Αξιολόγηση του Δρ. Αθανάσιου Κακαρούντα

για τη Θέση Αναπληρωτή Καθηγητή

με Γνωστικό Αντικείμενο «Ηλεκτρονική, με Έμφαση στο Ψηφιακό Σχεδιασμό»

(Ενημέρωση: Έχω συνεργαστεί ερευνητικά με τον υποψήφιο)

Σπουδές:

Ο κ. Κακαρούντας είναι Διπλωματούχος και Διδάκτωρ Ηλεκτρολόγος Μηχανικός και Τεχνολογίας Υπολογιστών του Πανεπιστημίου Πατρών (1998 και 2004, αντίστοιχα). Η διδακτορική του διατριβή έχει τίτλο: «Σχεδιασμός κυκλωμάτων ασφαλούς λειτουργίας και χαμηλής κατανάλωση ισχύος».

Επαγγελματική Εμπειρία:

Από το 2011 μέχρι και σήμερα εργάζεται ως Επίκουρος Καθηγητής στο Τμήμα Διοίκησης Επιχειρήσεων (παλαιό Εφαρμογών Πληροφορικής στη Διοίκηση και στην Οικονομία) του ΤΕΙ Ιονίων Νήσων, με γνωστικό αντικείμενο «Αρχιτεκτονικές Ενσωματωμένων Υπολογιστικών Συστημάτων». Από το 2005, έχει εργαστεί ως έκτακτο εκπαιδευτικό προσωπικό, στα Πανεπιστήμια Πατρών, Στερεάς Ελλάδας, Θεσσαλίας, Ελληνικό Ανοικτό Πανεπιστήμιο, καθώς και στα ΤΕΙ Λαμίας, Ιονίων Νήσων, και Δυτικής Ελλάδας.

Έχει εργαστεί σαν Διευθυντής Ανάπτυξης και Στρατηγικού Σχεδιασμού στο Επιστημονικό Πάρκο Πατρών, το 2007-8. Διετέλεσε Προϊστάμενος Τμήματος στο ΤΕΙ Ιονίων Νήσων και παράλληλα Αναπληρωτής Προϊστάμενος σε δεύτερο Τμήμα, για περίοδο 19 μηνών.

Έχει απασχοληθεί ως εξωτερικός συνεργάτης διαφόρων φορέων, όπως νεοφυείς εταιρίες (π.χ. Alma Technologies, Micrel Medical Devices) και οργανισμοί (Επιστημονικό Πάρκο Πατρών).

Εκτέλεσε χρέη Προέδρου ή μέλους πλήθους επιτροπών που είναι σχετικές με την λειτουργία Μονάδων Ανώτατης Εκπαίδευσης. Θεωρώ ότι αυτή του η ενασχόληση απαίτησε σημαντικότατο μερίδιο του χρόνου του.

Διδακτική Εμπειρία:

Από το 2005 έως σήμερα, διδάσκει αυτοδύναμα προπτυχιακά αλλά και μεταπτυχιακά μαθήματα. Έχει συμμετάσχει στην ανάπτυξη και οργάνωση εργαστηρίου σχεδίασης VLSI. Σχεδίασε και ανέπτυξε πλατφόρμα e-learning για φοιτητές εργαστηρίου. Έχει συγγράψει σημειώσεις, βιβλία εργαστηριακών ασκήσεων, έντυπο εκπαιδευτικό υλικό, ηλεκτρονικές φροντιστηριακές ασκήσεις και διαλέξεις, αλλά και e-learning video tutorials για τα μαθήματα που διδάσκει. Συνέγραψε οδηγούς χρήσης και ασκήσεις για τα περιβάλλοντα Logisim, Mentor Graphics, και Wireshark.

Έχει επιβλέψει περί τις 30 προπτυχιακές εργασίες και 1 μεταπτυχιακή εργασία.

Έχει αναλάβει πολλές πρωτοβουλίες και φαίνεται να έχει ιδιαίτερη δυνατότητα καθοδήγησης φοιτητών (διαφόρων κύκλων σπουδών), ώστε να αποκτήσουν γνώσεις

και δεξιότητες που απαιτούνται για την κριτική αντιμετώπιση και λύση προβλημάτων, αλλά και να επιδείξουν αυτές τις γνώσεις και δεξιότητες. Ενδείξεις αποτελούν οι βραβεύσεις φοιτητών στους διαγωνισμούς IEEE Best Student Paper Contests (2004, 2005), που επέβλεπε ή επικουρούσε στην επίβλεψη τους, και το 3ο βραβείο στο Hellenic Startup BioMed 2012, όπου βραβεύτηκαν προπτυχιακοί του φοιτητές. Αντίστοιχες επιδόσεις είχαν επίσης μεταπτυχιακοί φοιτητές (2ου και 3ου κύκλου σπουδών), οι οποίοι υπό την καθοδήγησή του (ως Μεταδιδάκτορας ή Έμπειρος Ερευνητής) δημοσίευσαν επιστημονικές εργασίες σε διεθνή περιοδικά με κριτές και ανακοίνωσαν εργασίες σε διεθνή συνέδρια, ενώ φοιτητής υπό την καθοδήγησή του (ως Μεταδιδάκτορας) έλαβε βραβείο για την καλύτερη φοιτητική εργασία στο SiPS 2005.

Ερευνητική Δραστηριότητα:

Τα ερευνητικά του ενδιαφέροντα περιλαμβάνουν την σχεδίαση ψηφιακών ολοκληρωμένων κυκλωμάτων (VLSI), κυκλωμάτων χαμηλής κατανάλωσης, κυκλωμάτων για δοκιμή (design for testability), ενσωματωμένα συστήματα, συστήματα πολυμέσων, αρχιτεκτονική υπολογιστών καθώς και συστήματα ασφάλειας.

Το σύνολο του έργου του υποψηφίου εμπίπτει στο γνωστικό αντικείμενο «Ηλεκτρονική με Έμφαση στον Ψηφιακό Σχεδιασμό», ενώ παρουσιάζει αξιοσημείωτη ευρύτητα, όσον αφορά στις εφαρμογές.

Έχει δημοσιεύσει 16 επιστημονικά άρθρα σε διεθνή περιοδικά και 52 σε συνέδρια, ενώ έχει συμμετάσχει σε 11 ερευνητικά έργα χρηματοδοτούμενα από κοινοτικούς ή εθνικούς πόρους, συγγράφοντας πλήθος τεχνικών αναφορών (παραδοτέων).

Τα αποτελέσματα της έρευνας του απολαμβάνουν διεθνούς αναγνώρισης, όπως μαρτυρούν, μεταξύ άλλων, τα βραβεία που έλαβε για τα αποτελέσματα του Προγράμματος COSAFE "Low Power Hardware-Software Co-Design for Safety-Critical Applications" (ένα από το EUROPRACTICE ύστερα από διεθνή διαγωνισμό στην Ευρώπη και το δεύτερο από τις Mentor Graphics και SUN Microsystems, ύστερα από διεθνή φοιτητικό διαγωνισμό), καθώς και οι ετεροαναφορές στο ερευνητικό του έργο που ξεπερνούν τις 400. Διαθέτει εκτενές δίκτυο συνεργασιών με μηχανικούς που απασχολούνται σε εταιρίες και Ινστιτούτα (ARM, Altera, Xilinx, Cadence, και Fraunhofer Institute) καθώς και με εκπαιδευτικό/ερευνητικό προσωπικό Πανεπιστημίων του εξωτερικού.

Το έργο του είναι εφαρμοσμένο. Άλλοτε καθορίζει την τεχνολογία που θα χρησιμοποιηθεί σε διάφορα προϊόντα (αντλία έγχυσης ινσουλίνης από την Micrel Medical Devices) και άλλοτε δημιουργεί πρότυπα σχέδια για IP cores, ώστε αυτά να συμπεριληφθούν σε εμπορικά προϊόντα (Alma Technologies) η προτείνει σχεδιάσεις για πρότυπα κρυπτογραφίας (P1619).

Άλλες Δραστηριότητες:

Έχει συγγράψει 4 κεφάλαια σε βιβλία ενώ έχει συγγράψει ένα e-book για Λογική Σχεδίαση. Έχει ολοκληρώσει την κριτική ανάγνωση 2 βιβλίων του Ελληνικού Ανοικτού Πανεπιστημίου, καθώς και κεφαλαίων βιβλίων από διάφορους εκδοτικούς οίκους. Έχει συν-επιμεληθεί την μεταφορά του βιβλίου V.A. Pedroni, "Circuit Design with VHDL", MIT Press, 2004, στην ελληνική γλώσσα. Είναι κριτής σε διεθνή περιοδικά και κριτής επί σειρά ετών σε διεθνή συνέδρια, ενώ έχει διατελέσει μέλος της Οργανωτικής Επιτροπής για πολλά διεθνή συνέδρια. Έχει διοργανώσει Special Session σε συνέδριο.

Γνωρίζει τις ροές ηλεκτρονικής σχεδίασης (design flows) των σύγχρονων τεχνολογιών. Συγγράφει δικά του προγράμματα και σενάρια για να αυτοματοποιήσει απαιτητικές σε χρόνο διαδικασίες, όπως η σύνθεση, η προσομοίωση, ο υπολογισμός διανυσμάτων δοκιμής κ.ο.κ. Φροντίζει να εξειδικεύεται συνεχώς συμμετέχοντας σε σεμινάρια.

Ασχολείται δραστήρια με το IEEE. Είναι πρόεδρος του IEEE Consumer Electronics Society - Greece Chapter και μέλος του προεδρείου του Greece IEEE Section. Συνεισέφερε στις δραστηριότητες του IEEE Greece Circuits and Systems Chapter, όταν αυτό βραβεύτηκε σαν Chapter of the Year. Διατέλεσε Counselor Professor του IEEE Student Branch του Πανεπιστημίου Κεντρικής Ελλάδας (διακρίθηκε σαν "IEEE Outstanding Branch Counselor"), και σήμερα είναι Counselor Professor του IEEE Student Branch του ΤΕΙ Ιονίων Νήσων. Ήταν διαιτητής του διεθνούς διαγωνισμού προγραμματισμού IEEE Xtreme για το Πανεπιστήμιο Στερεάς Ελλάδας και για το Πανεπιστήμιο Θεσσαλίας. Έχει διατελέσει εθνικός εκπρόσωπος του IEEE στις συναντήσεις του IEEE Region 8. Είναι Senior Member των IEEE και ACM.

Εισήγηση: Σύμφωνα με τα παραπάνω, ο υποψήφιος διαθέτει τα διδακτικά και ερευνητικά προσόντα και την διεθνή αναγνώριση που είναι απαραίτητα για εκλογή του στην βαθμίδα του Αναπληρωτή Καθηγητή και, σε περίπτωση εκλογής του, θεωρώ ότι θα συνεισφέρει θετικά στην δραστηριότητα του τμήματος ΜΗΥΠ.

Με τιμή,



Θ. Στουραϊτης, Καθηγητής