



ΕΘΝΙΚΟ ΚΑΙ ΚΑΠΟΔΙΣΤΡΙΑΚΟ ΠΑΝΕΠΙΣΤΗΜΙΟ ΑΘΗΝΩΝ

ΣΧΟΛΗ ΘΕΤΙΚΩΝ ΕΠΙΣΤΗΜΩΝ

ΤΜΗΜΑ ΠΛΗΡΟΦΟΡΙΚΗΣ ΚΑΙ ΤΗΛΕΠΙΚΟΙΝΩΝΙΩΝ

Α. ΑΡΑΠΟΓΙΑΝΝΗ, ΚΑΘΗΓΗΤΡΙΑ

ΠΑΝΕΠΙΣΤΗΜΙΟΠΟΛΗ

157 84 ΑΘΗΝΑ

τηλ. 210 7275314

email: arapoyanni@di.uoa.gr

www: <http://cgi.di.uoa.gr/~arapogia/index.html>

ΠΡΟΣ: κo Χαρίδημο Βέργο

Καθηγητή Τμ. Μηχανικών Ηλεκτρονικών
Υπολογιστών και Πληροφορικής
του Πανεπιστημίου Πατρών.

Πρόεδρο της ΕΕΕ για κάλυψη προκηρυχθείσας
θέσης Αναπληρωτή Καθηγητή

ΘΕΜΑ: Γραπτή Αξιολόγηση Υποψηφίων για κάλυψη προκηρυχθείσας θέσης Αναπληρωτή Καθηγητή

ΣΧΕΤ.: 1. Πρόσκληση με αρ. πρωτ. 2768/26.03.2014 για σύνταξη γραπτής αξιολόγησης υποψηφίων για κάλυψη προκηρυχθείσας θέσης Αναπληρωτή Καθηγητή

Αθήνα, 16.06.2014,

Αξιότιμε κε Βέργο,

Ανταποκρινόμενη στην πρόσκλησή σας (Σχετικό 1) να συντάξω γραπτή αξιολόγηση για τους υποψηφίους για την κάλυψη θέσης με γνωστικό αντικείμενο "Ηλεκτρονική με έμφαση στον ψηφιακό σχεδιασμό" του τομέα Υλικού και Αρχιτεκτονικής των Υπολογιστών, του Τμήματος Μηχανικών Ηλεκτρονικών Υπολογιστών και Πληροφορικής του Πανεπιστημίου Πατρών, συνέταξα τη συνημμένη γραπτή έκθεση αξιολόγησης, προκειμένου να χρησιμοποιηθεί από τη σχετική Ειδική Επταμελή Επιτροπή (ΕΕΕ) της οποίας είστε πρόεδρος σαν στοιχείο κατά την εξέταση των υποψηφιοτήτων, ως ορίζεται από το νόμο.

Με εκτίμηση,

Αγγελική Αραπογιάννη

Καθηγήτρια

Τμήμα Πληροφορικής & Τηλεπικοινωνιών
Σχολή Θετικών Επιστημών, ΕΚΠΑ

ΕΚΘΕΣΗ ΑΞΙΟΛΟΓΗΣΗΣ

Των υποψηφίων για την πλήρωση θέσης ΔΕΠ στη βαθμίδα του Αναπληρωτή Καθηγητή με γνωστικό αντικείμενο "Ηλεκτρονική με έμφαση στον ψηφιακό σχεδιασμό" του τομέα Υλικού και Αρχιτεκτονικής των Υπολογιστών, του Τμήματος Μηχανικών Ηλεκτρονικών Υπολογιστών και Πληροφορικής του Πανεπιστημίου Πατρών.

Αξιολογητής: Αγγελική Αραπογιάννη, Καθηγήτρια, Τμήμα Πληροφορικής & Τηλεπικοινωνιών, Σχολή Θετικών Επιστημών, ΕΚΠΑ.

Αθήνα, 16.06.2014,

1. Πρόλογος

Μετά από προσεκτική μελέτη των βιογραφικών των υποψηφίων, της συνοπτικής ανάλυσης του ερευνητικού τους έργου και του συνόλου των δικαιολογητικών που έχουν καταθέσει οι υποψήφιοι για τη θέση μέλους Δ.Ε.Π. στη βαθμίδα του Αναπληρωτή Καθηγητή με γνωστικό αντικείμενο "Ηλεκτρονική με έμφαση στον ψηφιακό σχεδιασμό" του τομέα Υλικού και Αρχιτεκτονικής των Υπολογιστών, του Τμήματος Μηχανικών Ηλεκτρονικών Υπολογιστών και Πληροφορικής του Πανεπιστημίου Πατρών, παραθέτω μια σύντομη παρουσίαση κάθε υποψηφιότητας και επιχειρώ να αναδείξω τα ιδιαίτερα χαρακτηριστικά του κάθε υποψηφίου σε σχέση με το αντικείμενο και τις απαιτήσεις της προς πλήρωση θέσης.

2. Σύντομη παρουσίαση των υποψηφιοτήτων

Νικόλαος Αξελός

Ο κ. Αξελός έχει δίπλωμα Ηλεκτρολόγου Μηχανικού και Μηχανικού Ηλεκτρονικών Υπολογιστών από το ΕΜΠ, μεταπτυχιακό δίπλωμα στα ενσωματωμένα συστήματα από το Πανεπιστήμιο Heriot-Watt του Ηνωμένου Βασιλείου και διδακτορικό δίπλωμα από το Πανεπιστήμιο του Huddersfield, στην επιστημονική περιοχή του ελέγχου ορθής λειτουργίας αναλογικών και μικτών (ψηφιοαναλογικών) κυκλωμάτων. Έχει εργαστεί ως ερευνητής στο Εργαστήριο Μικροηλεκτρονικής του ΕΚΠΑ και στο Πολυτεχνείο της Καταλονίας. Από το 2013 εργάζεται ως ερευνητής στο Εργαστήριο Μικροεπεξεργαστών και Ψηφιακών Συστημάτων του ΕΜΠ.

Το ερευνητικό έργο του κ. Αξελού, αφορά στη σχεδίαση και ορθή λειτουργία μνημών, στη σχεδίαση κυκλωμάτων χαμηλής κατανάλωσης, στη σχεδίαση αριθμητικών κυκλωμάτων, καθώς και στη σχεδίαση και έλεγχο ορθής λειτουργίας μικτών (ψηφιοαναλογικών) κυκλωμάτων. Το δημοσιευμένο έργο του αποτελείται από 2 άρθρα σε περιοδικά και 8 άρθρα σε συνέδρια.

Ο κ. Αξελός έχει βοηθήσει στη διδασκαλία μαθημάτων Μικροηλεκτρονικής, ενώ έχει μικρή αυτόνομη διδακτική εμπειρία σε θέματα Ηλεκτρονικών και Επικοινωνιών. Επίσης έχει συμμετάσχει και συμμετέχει σε μικρό αριθμό χρηματοδοτούμενων προγραμμάτων.

Το ερευνητικό έργο του κ. Αξελού εμπίπτει πλήρως στο γνωστικό αντικείμενο της υπό πλήρωση θέσης και έχει εργαστεί ως ερευνητής και σε ίδρυμα του εξωτερικού. Ωστόσο, έχει μικρή διδακτική εμπειρία και το συνολικό δημοσιευμένο ερευνητικό του έργο είναι πολύ μικρό για τη βαθμίδα του Αναπληρωτή Καθηγητή..

Ιωάννης Βογιατζής

Ο κ. Βογιατζής είναι απόφοιτος του Τμήματος Πληροφορικής του ΕΚΠΑ. Το ίδιο τμήμα του απένειμε μεταπτυχιακό δίπλωμα στον Ηλεκτρονικό Αυτοματισμό και το Διδακτορικό του Δίπλωμα για την έρευνά του σε "Αρχιτεκτονικές ενσωματωμένης αυτοδοκιμής για Ψηφιακά κυκλώματα σε Τεχνολογία CMOS VLSI". Έχει εργαστεί στη Διεύθυνση Πληροφορικής και Οργάνωσης της Τραπέζης της Ελλάδος και ως διδάσκων του ΠΔ 407 σε διάφορα τμήματα. Σήμερα υπηρετεί ως Επίκουρος Καθηγητής στο Τμήμα Μηχανικών Πληροφορικής του ΑΤΕΙ Αθηνών.

Το ερευνητικό έργο του κ. Βογιατζή εστιάζεται στον ενσωματωμένο αυτοέλεγχο ορθής λειτουργίας ψηφιακών ολοκληρωμένων κυκλωμάτων. Μικρό μέρος του δημοσιευμένου έργου του ασχολείται με τη σχεδίαση αριθμητικών κυκλωμάτων και κυκλωμάτων για κρυπτογραφικές εφαρμογές. Το δημοσιευμένο ερευνητικό του έργο απαρτίζεται από 25 άρθρα σε περιοδικά και 40 άρθρα σε συνέδρια.

Ο υποψήφιος έχει σημαντική διδακτική εμπειρία σε μαθήματα όπως Ψηφιακή Σχεδίαση, Ενσωματωμένα Συστήματα και Αρχιτεκτονική Υπολογιστών. Έχει επίσης μεγάλο συγγραφικό έργο σε βιβλία διαφόρων βαθμίδων (σχολικά, Β' θμιας και Γ' θμιας εκπαίδευσης). Έχει επίσης συμμετοχή σε σχετικά μικρό αριθμό (7) ερευνητικών – αναπτυξιακών προγραμμάτων που χρηματοδοτήθηκαν από εθνικούς πόρους.

Ο κ. Βογιατζής διακρίνεται για την εντυπωσιακή ποιότητα των δημοσιεύσεών του σε περιοδικά, στα περισσότερα εκ των οποίων είναι ο πρώτος συγγραφέας και σε κάποια και ο μοναδικός, καταδεικνύοντας την ικανότητα του υποψηφίου για παραγωγή αυτόνομου ερευνητικού έργου. Ωστόσο, θα πρέπει να σημειωθεί ότι το αντικείμενο έρευνας του κ. Βογιατζή είναι ιδιαίτερα περιορισμένο. Επίσης, σημειώνεται η έλλειψη επίβλεψης φοιτητών (προπτυχιακών / μεταπτυχιακών) και η μικρή συμμετοχή του σε χρηματοδοτούμενα προγράμματα. Τέλος, τόσο το ερευνητικό αντικείμενο όσο και το διδακτικό έργο του κ. Βογιατζή κινούνται σε επίπεδα υψηλότερα του επιπέδου του τρανζίστορ και δεν έχει διδάξει ποτέ μαθήματα Θεωρίας Κυκλωμάτων, Ηλεκτρονικών ή Μικροηλεκτρονικής.

Αθανάσιος Κακαρούνας

Ο κ. Κακαρούνας έχει δίπλωμα μηχανικού από το Τμήμα Ηλεκτρολόγων Μηχανικών και Τεχνολογίας Υπολογιστών. Στο ίδιο τμήμα εκπόνησε την διδακτορική του διατριβή με αντικείμενο "Σχεδιασμός κυκλωμάτων ασφαλούς λειτουργίας και χαμηλής κατανάλωση ισχύος". Έχει εργαστεί ως Ερευνητής στο Εργαστήριο Μικροηλεκτρονικής – Σχεδιασμού Κυκλωμάτων Υψηλής Κλίμακας του ίδιου Τμήματος και ως Διευθυντής του Επιστημονικού Πάρκου Πατρών, ενώ σήμερα υπηρετεί ως Επίκουρος Καθηγητής στο ΤΕΙ Ιονίων Νήσων, Τμήμα Εφαρμογών Πληροφορικής στη Διοίκηση και στην Οικονομία. Επίσης συνεργάζεται ως έμπειρος ερευνητής με την εταιρεία Alma Technologies στη σχεδίαση ολοκληρωμένων κυκλωμάτων.

Το ερευνητικό έργο του κ. Κακαρούνα εστιάζεται στην απεικόνιση κρυπταλγορίθμων και συστημάτων ασφαλείας στο υλικό. Μέρος του ερευνητικού του έργου ασχολείται με τον σχεδιασμό συστημάτων χαμηλής κατανάλωσης, τη συσχεδίαση υλικού - λογισμικού καθώς και αρχιτεκτονικές ενσωματωμένων συστημάτων. Το δημοσιευμένο ερευνητικό του έργο απαρτίζεται από 16 άρθρα σε περιοδικά και 24 άρθρα σε συνέδρια.

Ο κ. Κακαρούνας έχει σημαντική διδακτική εμπειρία, μη αυτόνομη, ως βοηθός σε εργαστηριακά μαθήματα, και αυτόνομη, ως 407, ως μέλος ΔΕΠ σε ΑΤΕΙ και ως μέλος ΣΕΠ του ΕΑΠ σε ένα πολύ μεγάλο εύρος γνωστικών αντικειμένων από Αρχιτεκτονική και Μικροϋπολογιστές έως Ηλεκτρονικά και Μικροηλεκτρονική. Επίσης ήταν συνεπιβλέπων / επιβλέπων σε μεγάλο αριθμό προπτυχιακών διπλωματικών και μικρό αριθμό μεταπτυχιακών διπλωματικών. Έχει μεγάλη συμμετοχή σε ερευνητικά και αναπτυξιακά προγράμματα με εθνική και ευρωπαϊκή χρηματοδότηση.

Το ερευνητικό έργο του κ. Κακαρούντα είναι εκτενές αριθμητικά αν και το αντικείμενό του περιορίζεται σε σχετικά υψηλό επίπεδο σχεδίασης, η διδακτική του εμπειρία είναι εκτεταμένη και ακόμη μεγαλύτερη είναι η εμπειρία του σε ερευνητικά προγράμματα. Ωστόσο, σημειώνεται η έλλειψη παραγωγής ερευνητικού έργου από το 2011 (πράγμα που σημαίνει ότι οι τελευταίες δημοσιεύσεις σε περιοδικά υπεβλήθησαν ακόμη πιο παλιά). Επίσης, πολύ μεγάλο μέρος του ερευνητικού του έργου δεν είναι δημοσιευμένο σε υψηλής ποιότητας περιοδικά και συνέδρια και τέλος εμφανίζεται πολύ μεγάλος αριθμός συσυγγραφέων στις εργασίες του υποψηφίου που είναι δημοσιευμένες σε περιοδικά, γεγονός που δεν μπορεί να καταδείξει την ερευνητική αυτοδυναμία του υποψηφίου.

Εμμανουήλ Καλλίγερος

Ο κ. Καλλίγερος έχει δίπλωμα μηχανικού από το Τμήμα Μηχανικών Ηλεκτρονικών Υπολογιστών & Πληροφορικής του Πανεπιστημίου Πατρών. Στο ίδιο Τμήμα εκπόνησε τόσο τα μεταπτυχιακά του όσο και την έρευνά του για την υποστήριξη της διδακτορικής του διατριβής. Αφού υπηρέτησε ως 407 στα Πανεπιστήμια Πατρών και Αιγαίου σήμερα υπηρετεί ως Επίκουρος Καθηγητής στο Τμήμα Μηχανικών Πληροφοριακών και Επικοινωνιακών Συστημάτων, στο Πανεπιστήμιο Αιγαίου.

Τα ερευνητικά αντικείμενα του κ. Καλλίγερου είναι αφενός ο έλεγχος ορθής λειτουργίας ψηφιακών κυκλωμάτων (και κυρίως ο αυτοέλεγχος), και αφετέρου πιο πρόσφατα τα δίκτυα διασύνδεσης εντός του ολοκληρωμένου (networks on chip – NOCs). Το δημοσιευμένο του έργο αποτελείται από 8 δημοσιεύσεις σε περιοδικά και 15 σε πρακτικά συνεδρίων.

Ο υποψήφιος έχει εκτενή διδακτική εμπειρία (μη αυτόνομη και αυτόνομη) σε όλα τα θέματα που απαρτίζουν το γνωστικό αντικείμενο της υπό πλήρωση θέσης, ενώ έχει επιβλέψει έναν μικρό αριθμό προπτυχιακών και μεταπτυχιακών διπλωματικών. Η συμμετοχή του σε ερευνητικά / αναπτυξιακά προγράμματα είναι σχετικά μικρή (5) και σε εθνικά μόνο προγράμματα.

Το ερευνητικό έργο του κ. Καλλίγερου είναι ιδιαίτερα ποιοτικό. Η πλειοψηφία των δημοσιεύσεών του σε περιοδικά είναι σε κορυφαία περιοδικά στο ερευνητικό αντικείμενο του υποψηφίου. Αντίστοιχα θετική είναι και η εικόνα που προκύπτει και από τις δημοσιεύσεις του υποψηφίου σε συνέδρια, με την πλειοψηφία τους να είναι σε συνέδρια ιδιαίτερα χαμηλού λόγου αποδοχής. Η διδακτική εμπειρία του κ. Καλλίγερου καλύπτει τα μάθημα που θα κληθεί να διδάξει, όποιος εκλεγεί. Ωστόσο, ο κ. Καλλίγερος δεν διαθέτει επαρκή ερευνητική αυτονομία (μονογραφίες είτε σε περιοδικό είτε σε πρακτικά συνεδρίων), στερείται αυτόνομης χρηματοδότησης. Επίσης, το βασικό αντικείμενο έρευνάς του (έλεγχος ορθής λειτουργίας ψηφιακών κυκλωμάτων) δεν καλύπτει πλήρως το κεντρικό γνωστικό αντικείμενο της υπό πλήρωση θέσης.

Γεώργιος Κεραμίδας

Ο κ. Κεραμίδας έχει δίπλωμα μηχανικού από το Τμήμα Ηλεκτρολόγων Μηχανικών και Τεχνολογίας Υπολογιστών του Πανεπιστημίου Πατρών. Στο ίδιο τμήμα εκπόνησε τόσο τις σπουδές του για το μεταπτυχιακό του τίτλο όσο και την έρευνα για τη διδακτορική του διατριβή με θέματα τη "Διαχείριση ταυτόχρονων διεργασιών" και "Αρχιτεκτονικές επεξεργασιών και μνημών ειδικού σκοπού για την υποστήριξη φερέγγυων (ασφαλών) δικτυακών υπηρεσιών", αντίστοιχα. Σήμερα εργάζεται ως ερευνητής σε διάφορα προγράμματα, ως διδάσκων στο ΠΜΣ του ΤΕΙ Δυτικής Ελλάδος, ως εξωτερικός συνεργάτης του INBIS και ως Διευθυντής Έρευνας και Ανάπτυξης στην Think Silicon Ltd. Mobile Graphics Solutions.

Ερευνητικά, ο κ. Κεραμίδας ασχολείται με προβλήματα αρχιτεκτονικής μικροϋπολογιστών. Εστιάζει στον σχεδιασμό του συστήματος μνήμης για αξιοπιστία και μείωση της κατανάλωσης ισχύος. Ένα μέρος της έρευνάς του ασχολείται και με συστήματα γραφικών. Το δημοσιευμένο έργο του αποτελείται από 3 άρθρα σε περιοδικά, 2 κεφάλαια σε βιβλία και 35 δημοσιεύσεις σε συνέδρια.

Ο κ. Κεραμίδας έχει ικανοποιητική διδακτική εμπειρία σε ΑΤΕΙ (ως συνεργάτης αλλά και αυτόνομα) και ως 407 στο Πανεπιστήμιο Πατρών. Επίσης έχει συνεπιβλέψει / συνεπιβλέπει έναν αριθμό διπλωματικών

εργασιών. Ο κ. Κεραμίδης έχει σημαντική εμπειρία συμμετοχής ως ερευνητής σε ερευνητικά και αναπτυξιακά προγράμματα, ενώ είναι και ο επιστημονικός υπεύθυνος ενός FP7-ICT.

Ένα ποσοστό του ερευνητικού έργου του κ. Κεραμίδα έχει δημοσιευθεί σε ιδιαίτερα υψηλού κύρους περιοδικά και συνέδρια, η διδακτική του εμπειρία (μέρος της οποίας είναι αυτόνομη) είναι ικανοποιητική και η συμμετοχή του σε ερευνητικά και αναπτυξιακά προγράμματα σημαντική. Από την άλλη πλευρά όμως, ο όγκος του ερευνητικού έργου του είναι μικρότερος απ' ό,τι απαιτείται για εκλογή στη βαθμίδα του Αναπληρωτή Καθηγητή, τα δε αντικείμενα των εργασιών του σχετίζονται με την Αρχιτεκτονική Υπολογιστών και είναι σαφώς εκτός του γνωστικού αντικείμενου της υπό πλήρωση θέσης. Παρομοίως, το μεγαλύτερο μέρος της διδακτικής του εμπειρίας είναι σε μαθήματα Αρχιτεκτονικής, Ενσωματωμένων Συστημάτων και Μικροϋπολογιστών.

Νικόλαος Πετρέλλης

Ο κ. Πετρέλλης είναι διπλωματούχος Μηχανικός Ηλεκτρονικών Υπολογιστών και Πληροφορικής του Πανεπιστημίου Πατρών. Εκπόνησε τη διδακτορική του διατριβή στο τμήμα Ηλεκτρολόγων Μηχανικών και Τεχνολογίας Υπολογιστών του ίδιου πανεπιστημίου με αντικείμενο "Επιμερισμός διαδικασιών σε υλικό και λογισμικό και συν-εξομοίωση ετερογενών ενσωματωμένων συστημάτων". Ακολούθως εργάστηκε ως μηχανικός υπολογιστών στην Intracom, στη Knowledge, στη Giga (Intel), στην Atmel, στην Analogies και ως διδάσκων στη Β' θμια εκπαίδευση. Σήμερα υπηρετεί ως επίκουρος καθηγητής στο ΤΕΙ Θεσσαλίας.

Το ερευνητικό έργο του κ. Πετρέλλη εστιάζεται στη σχεδίαση μικτών αναλογικών / ψηφιακών ολοκληρωμένων κυκλωμάτων και στη συσχεδίαση υλικού - λογισμικού. Μέρος του ερευνητικού έργου επίσης προτείνει λύσεις για προβλήματα σε τομείς των αναλογικοψηφιακών μετατροπών, των ενσωματωμένων συστημάτων και της σχεδίασης αισθητήρων.

Ο κ. Πετρέλλης έχει εκτενή διδακτική εμπειρία ως επιστημονικός συνεργάτης ΑΤΕΙ, ως 407 και φυσικά ως μέλος ΔΕΠ ΑΤΕΙ σε γνωστικά αντικείμενα μικροϋπολογιστών, τηλεπικοινωνιακών ηλεκτρονικών, αρχιτεκτονικής Η/Υ και ενσωματωμένων συστημάτων. Έχει επιβλέψει μεγάλο αριθμό πτυχιακών εργασιών. Επίσης, έχει μικρή συμμετοχή σε ερευνητικά και αναπτυξιακά προγράμματα εθνικής και μόνο χρηματοδότησης.

Μέρος του ερευνητικού και του διδακτικού έργου του κ. Πετρέλλη εμπίπτει στο γνωστικό αντικείμενο της υπό πλήρωση θέσης. Είναι ανάμεσα στις ελάχιστες υποψηφιότητες το ερευνητικό έργο των οποίων κατεβαίνει κάτω από το επίπεδο της πύλης, παρουσιάζοντας καινοτόμα κυκλώματα στο επίπεδο του τρανζίστορ. Το ερευνητικό έργο του είναι επίσης εκτενές : 16 δημοσιεύσεις σε περιοδικά και 38 σε πρακτικά συνεδρίων. Έχει εκτενή εργασιακή εμπειρία σε σχεδόν κάθε γνωστή εταιρεία του χώρου καθώς και του έχουν απονεμηθεί διπλώματα ευρεσιτεχνίας εθνικής εμβέλειας. Ωστόσο, από το σύνολο των δημοσιεύσεων του κ. Πετρέλλη ένας αριθμός μικρότερος από το 10% είναι δημοσιευμένα σε ανταγωνιστικά περιοδικά και πρακτικά συνεδρίων. Αυτό αναδεικνύεται και από τον μικρό αριθμό ετεροαναφορών που έχει λάβει το ερευνητικό έργο του κ. Πετρέλλη.

Κωνσταντίνος Σιώζιος

Ο κ. Σιώζιος είναι διπλωματούχος Ηλεκτρολόγος Μηχανικός και Μηχανικός Υπολογιστών του ΔΠΘ. Στο ίδιο ίδρυμα εκπόνησε τόσο τη μεταπτυχιακή του διπλωματική με τίτλο "Σχεδιασμός βασικής δομικής μονάδας και ανάπτυξη εργαλείων σχεδιασμού για ενσωματωμένο FPGA" όσο και την έρευνα για τη διδακτορική του διατριβή με αντικείμενο "Σχεδιασμός υλικού και λογισμικού επαναδιαμορφούμενων συστημάτων VLSI με χαμηλή κατανάλωση ισχύος". Έκτοτε εργάζεται ως Μεταδιδακτορικός Ερευνητής στο Εργαστήριο Μικροϋπολογιστών και Ψηφιακών Συστημάτων του ΕΜΠ.

Το ερευνητικό έργο του κ. Σιώζιου επικεντρώνεται σε αρχιτεκτονικές υποσχεδιασμών (CLB, PSM, IOB, κλπ.) ολοκληρωμένων κυκλωμάτων FPGA. Για τις προτεινόμενες αρχιτεκτονικές αναπτύσσει εργαλεία και μεθοδολογίες με στόχο την καλύτερη εξυπηρέτηση από το FPGA διαφορετικών εφαρμογών και

απαιτήσεων ή/και την ενσωμάτωση νέων τεχνολογιών διασύνδεσης (π.χ. 3D interconnect, NOCs). Ένα αρκετά μικρό μέρος του ερευνητικού του έργου εστιάζει στη σχεδίαση κυκλωμάτων χαμηλής κατανάλωσης, και σε πολυεπεξεργαστικά συστήματα. Το δημοσιευμένο ερευνητικό του έργο αποτελείται από 23 άρθρα σε περιοδικά και 69 άρθρα σε πρακτικά συνεδρίων.

Ο κ. Σιώζιος έχει σημαντική διδακτική εμπειρία, χωρίς όμως από το βιογραφικό του να προκύπτει ότι έχει διδάξει αυτόνομα κάποιο μάθημα. Επίσης έχει πολύ μεγάλη συμμετοχή ή/και συντονισμό ερευνητικών/αναπτυξιακών προγραμμάτων με εθνική και Ευρωπαϊκή χρηματοδότηση.

Η υποψηφιότητα του κ. Σιώζιου, χαρακτηρίζεται από πολύ μεγάλο όγκο ερευνητικού έργου κυρίως ως προς τα άρθρα σε συνέδρια. Επίσης η συμμετοχή του σε ερευνητικά και αναπτυξιακά προγράμματα που χρηματοδοτήθηκαν από εθνικούς αλλά και ευρωπαϊκούς πόρους είναι εκτεταμένη. Σημειώνεται ότι σε κάποια από αυτά ο κ. Σιώζιος ήταν και ο επιστημονικός υπεύθυνος. Από την άλλη πλευρά όμως, μόνο ένα μικρό ποσοστό των δημοσιεύσεων του κ. Σιώζιου έχει δημοσιευθεί σε περιοδικά και συνέδρια υψηλού κύρους και αναγνωρισιμότητας. Το δημοσιευμένο έργο επίσης παρουσιάζει έλλειψη αυτοδυναμίας, καθώς όλες οι δημοσιεύσεις του υποψηφίου είναι σε συσυγγραφή με τον επιβλέποντα της διδακτορικής του διατριβής καθώς επίσης και ο μέσος αριθμός συσυγγραφέων ανά δημοσίευση είναι ιδιαίτερα υψηλός. Επίσης, παρατηρείται έλλειψη αυτοδύναμης διδασκαλίας και επίβλεψης μεταπτυχιακών διπλωματικών εργασιών. Τέλος το ερευνητικό αντικείμενο του κ. Σιώζιου επικεντρώνεται σε υψηλότερο επίπεδο (FPGA) από το γνωστικό αντικείμενο της υπό πλήρωση θέσης και μόνο μικρό μέρος του εκπαιδευτικού του έργου είναι σχετικό.

Νικόλαος Σκλάβος

Ο κ. Σκλάβος έχει δίπλωμα μηχανικού από το Τμήμα Ηλεκτρολόγων Μηχανικών και Τεχνολογίας Υπολογιστών του Πανεπιστημίου Πατρών. Εκπόνησε τη διδακτορική του διατριβή στο ίδιο τμήμα με αντικείμενο "Ανάπτυξη σε υλικό συστημάτων κρυπτογραφίας για ασύρματες επικοινωνίες". Αφού εργάστηκε ως Έκτακτο Ειδικό Τεχνικό Εργαστηριακό Προσωπικό στο Τμήμα Τηλεπικοινωνιακών Συστημάτων και Δικτύων, του ΤΕΙ Μεσολογγίου, ως συνεργαζόμενος ερευνητής στο Ε.Α.Ι.Τ.Υ., ως επισκέπτης ερευνητής στο Τμήμα Επιστήμης Υπολογιστών του Πανεπιστημίου της Μάλαγα, ως Επιστημονικός Συνεργάτης στο ΑΤΕΙ Πάτρας, ως διδάσκων του ΠΔ 407 στο Πανεπιστήμιο της Πάτρας, σήμερα εργάζεται ως Επίκουρος Καθηγητής στο Τμήμα Μηχανικών Πληροφορικής ΤΕ, του ΑΤΕΙ Δυτικής Ελλάδας.

Το κύριο ερευνητικό αντικείμενο του κ. Σκλάβου είναι η πρόταση αρχιτεκτονικών υλοποίησης αλγορίθμων κρυπτογραφίας σε προγραμματιζόμενο υλικό. Το δημοσιευμένο ερευνητικό του έργο απαρτίζεται από 19 άρθρα σε περιοδικά, 8 κεφάλαια σε βιβλία και 62 άρθρα σε πρακτικά συνεδρίων.

Ο κ. Σκλάβος έχει εκτεταμένη διδακτική εμπειρία με μη αυτόνομη και αυτόνομη διδασκαλία μαθημάτων στα γνωστικά αντικείμενα της Αρχιτεκτονικής, της Ψηφιακής Σχεδίασης, της συσχεδίασης υλικού – λογισμικού, της μικροηλεκτρονικής και της ασφάλειας υπολογιστικών συστημάτων. Έχει επίσης μεγάλη συμμετοχή σε ερευνητικά και αναπτυξιακά προγράμματα τόσο ως ερευνητής όσο και ως επιστημονικός υπεύθυνος.

Η ποσότητα του ερευνητικού έργου του κ. Σκλάβου είναι σημαντική όπως και η ποιότητα μέρους εξ αυτού, καθώς ένα μέρος των δημοσιεύσεων σε περιοδικά είναι σε γνωστά περιοδικά. Το ερευνητικό έργο του υποψηφίου έχει τύχει υψηλής αναγνωρισιμότητας, η οποία τεκμηριώνεται από τις 1000 και πλέον ετεροαναφορές που έχει λάβει. Επίσης ο κ. Σκλάβος έχει διατελέσει μέλος της επιτροπής προγράμματος δεκάδων συνεδρίων στο ερευνητικό του αντικείμενο. Τα τελευταία χρόνια το ερευνητικό έργο του υποψηφίου παρουσιάζει και την αυτοδυναμία που απαιτείται για εκλογή στη βαθμίδα του Αναπληρωτή Καθηγητή καθώς υπάρχουν δημοσιεύσεις του κ. Σκλάβου αποκλειστικά με άτομα της δικής του ερευνητικής ομάδας. Τέλος, ο κ. Σκλάβος έχει αναπτύξει συνεργασίες με ερευνητικές ομάδες του εξωτερικού. Ωστόσο, μεγάλο ποσοστό των δημοσιεύσεων του κ. Σκλάβου σε πρακτικά συνεδρίων

παρουσιάζει μέτρια ως χαμηλή ποιότητα. Η έλλειψη επίβλεψης διπλωματικών εργασιών τόσο σε προπτυχιακό όσο και μεταπτυχιακό επίπεδο είναι επίσης ένα από τα αρνητικά στοιχεία αυτής της υποψηφιότητας. Τέλος, το ερευνητικό αντικείμενο και η διδακτική εμπειρία του κ. Σκλάβου επικεντρώνονται στα επίπεδα πυλών και άνω και λιγότερο στο επίπεδο τρανζίστορ, με μοναδική εξαίρεση τη μη αυτοδύναμη διδασκαλία ηλεκτρονικής και εργαστηρίων μικροηλεκτρονικής.

Θεμιστοκλής Χανιωτάκης

Ο κ. Χανιωτάκης έχει βασικό πτυχίο από το Τμήμα Φυσικής του Πανεπιστημίου Αθηνών και διδακτορικό δίπλωμα από το Τμήμα Πληροφορικής του ίδιου Ιδρύματος στο αντικείμενο "Σχεδίαση αυτοελεγχόμενων κυκλωμάτων σε τεχνολογίες μεγάλης κλίμακας ολοκλήρωσης". Έχει εργαστεί ως σχεδιαστής υλικού στην ISD, ως διδάσκων του ΠΔ 407 στο Πανεπιστήμιο Πατρών, ως επισκέπτης καθηγητής και μέλος ΔΕΠ στο Πανεπιστήμιο του Southern Illinois, ενώ σήμερα υπηρετεί ως μόνιμος Επίκουρος Καθηγητής στο Τμήμα Μηχανικών Ηλεκτρονικών Υπολογιστών & Πληροφορικής στο Πανεπιστήμιο Πατρών.

Το ερευνητικό του έργο εστιάζει σε προβλήματα σχεδιασμού και ελέγχου ορθής λειτουργίας κυρίως ψηφιακών κυκλωμάτων, ενώ κάποιες λίγες πρόσφατες δημοσιεύσεις του ασχολούνται και με το χώρο των μικτών (ψηφιοαναλογικών) κυκλωμάτων. Μέρος του ερευνητικού του έργου αφιερώνεται στον σχεδιασμό αυτοελεγχόμενων κυκλωμάτων και ελεγκτών και κυκλωμάτων χαμηλής κατανάλωσης. Το δημοσιευμένο έργο του αποτελείται από 20 άρθρα σε περιοδικά και 48 άρθρα σε πρακτικά συνεδρίων.

Έχει εκτεταμένη διδακτική εμπειρία (αυτόνομη και μη) τόσο στην Ελλάδα όσο και στο εξωτερικό, σε όλα τα γνωστικά αντικείμενα που απαρτίζουν το αντικείμενο της υπό πλήρωση θέσης. Επίσης έχει σημαντική συμμετοχή σε ερευνητικά και αναπτυξιακά προγράμματα τόσο ως ερευνητής όσο (μικρότερη) και ως επιστημονικός υπεύθυνος στην Ελλάδα και στο εξωτερικό.

Η υποψηφιότητα του κ. Χανιωτάκη είναι αξιόλογη από κάθε πλευρά. Το δημοσιευμένο έργο του σε περιοδικά έχει εμφανιστεί στην πλειοψηφία του στα κορυφαία περιοδικά του χώρου ενώ και η πλειοψηφία των άρθρων σε πρακτικά συνεδρίων του βιογραφικού του είναι σε συνέδρια χαμηλού λόγου αποδοχής. Στο ερευνητικό έργο του ο κ. Χανιωτάκης αντιμετωπίζει προβλήματα στο κυκλωματικό επίπεδο, όπως απαιτεί το αντικείμενο της θέσης, και όχι στο επίπεδο της πύλης ή σε υψηλότερα επίπεδα. Έχει πλήρη διδακτική εμπειρία σε κάθε πιθανό μάθημα που θα ζητηθεί να διδάξει όποιος εκλεγεί. Στα θετικά ακόμη πρέπει να προσμετρηθεί η εμπειρία του εξωτερικού και η συμμετοχή σε χρηματοδοτούμενη έρευνα. Ωστόσο, ο κ. Χανιωτάκης δεν έχει να παρουσιάσει μονογραφίες και όλες οι δημοσιεύσεις του έχουν σαν συσυγγραφέα και άλλο μέλος ΔΕΠ.

3. Συμπεράσματα

Στην πλειοψηφία τους οι υποψήφιοι έχουν υψηλό ερευνητικό επίπεδο, πλούσια εκπαιδευτική δραστηριότητα και συμμετοχή σε χρηματοδοτούμενα έργα. Ωστόσο, το ερευνητικό έργο των περισσότερων δεν καλύπτει σε ικανοποιητικό βαθμό το αντικείμενο της υπό πλήρωση θέσης.

Μεταξύ των υποψηφίων, ο κ. Χανιωτάκης είναι ο μόνος του οποίου το ερευνητικό και το διδακτικό έργο υπερκαλύπτουν το γνωστικό αντικείμενο της υπό πλήρωση θέσης. Ταυτόχρονα, η έκταση και η ποιότητα του ερευνητικού του έργου ικανοποιούν τις απαιτήσεις της βαθμίδας του Αναπληρωτή Καθηγητή, ενώ έχει να επιδείξει σημαντική δραστηριότητα στην επίβλεψη διπλωματικών εργασιών και στη συμμετοχή σε χρηματοδοτούμενα προγράμματα.

Επομένως, κατά τη γνώμη μου, ο κ. Χανιωτάκης είναι κατάλληλος για την κατάληψη της θέσης του Αναπληρωτή Καθηγητή με αντικείμενο "Ηλεκτρονική με έμφαση στον ψηφιακό σχεδιασμό".

Από τους υπόλοιπους υποψηφίους, ο κ. Βογιατζής υπερέχει ως προς την ποιότητα και την αυτοδυναμία του ερευνητικού έργου, ο κ. Σιώζιος ως προς την έκταση και ο κ. Σκλάβος ως προς τη διεθνή αναγνώριση. Ωστόσο, το ερευνητικό έργο και των τριών μόνο εν μέρει καλύπτει το αντικείμενο της υπό πλήρωση θέσης, ενώ ο κ. Βογιατζής δεν έχει διδάξει σχετικά με το αντικείμενο της θέσης μαθήματα και το διδακτικό έργο του κ. Σιώζιου είναι περιορισμένο.

Το έργο των υπολοίπων υποψηφίων είτε είναι περιορισμένο (Αξελός, Καλλίγερος, Πετρέλλης) είτε απέχει από το αντικείμενο της υπό πλήρωση θέσης (Κακαρούντας, Κεραμίδας).

Με τιμή,



Καθηγήτρια Αγγελική Αραπογιάννη